

ĐỀ CƯƠNG ÔN TẬP MÔN CƠ SỞ NGÀNH
(Phần Mạch điện tử)
Cao học: Kỹ thuật điện tử
Năm 2018-2019

Nội dung chi tiết	Mục tiêu
Chương 1: Phân tích mạch khuếch đại tín hiệu nhỏ tần số thấp dùng BJT 1.1. Phân cực và ổn định phân cực 1.2. Đặc tuyến ngõ ra $V_{CE}-I_C$ 1.3. Đường tải DC, AC và điều kiện Max-swing 1.4. Các kiểu mạch khuếch đại tín hiệu nhỏ tần số thấp dùng BJT	1. Xác định được điểm làm việc tĩnh (V_{CEQ}, I_{CQ}) của các dạng mạch phân cực. ▪ Thiết kế được phân cực nguồn DC của mạch khuếch đại dùng BJT. 2. Viết và vẽ được phương trình đường tải DC, AC. ▪ Xác định được điều kiện Max-swing. 3. Vẽ mô hình tương đương tín hiệu nhỏ tần số thấp cấu hình CE, CC và CB. ▪ Tính toán được hệ số khuếch đại dòng A_i , hệ số khuếch đại áp A_v , trở kháng ngõ vào Z_{in} , và ngõ ra Z_{out} .
Chương 2: Phân tích mạch khuếch đại tín hiệu nhỏ tần số thấp dùng FET 2.1. Phân cực và ổn định phân cực 2.2. Phân tích mạch tín hiệu nhỏ tần số thấp	1. Xác định được điểm làm việc tĩnh (V_{DSQ}, I_{DQ}) của các dạng mạch phân cực. ▪ Phân tích và thiết kế được phân cực nguồn DC mạch khuếch đại dùng FET. 2. Vẽ được sơ đồ tương đương tín hiệu nhỏ tần số thấp, và phân tích được mạch khuếch đại đơn dùng FET cấu hình CS, CG, CD. ▪ Tính toán được hệ số khuếch đại dòng A_i , hệ số khuếch đại áp A_v , trở kháng ngõ vào Z_{in} , và ngõ ra Z_{out} .
Chương 3: Mạch khuếch đại ghép liên tầng 3.1. Mạch khuếch đại ghép Cascading 3.2. Mạch khuếch đại ghép Cascode 3.3. Mạch ghép Darlington 3.4. Mạch khuếch đại vi sai.	▪ Phân tích và thiết kế được thành phần DC của các mạch khuếch đại ghép Cascading, ghép Cascode, ghép Darlington, ghép vi sai. ▪ Vẽ được sơ đồ tương đương tín hiệu nhỏ tần số thấp của mạch. ▪ Tính toán được hệ số khuếch đại dòng A_i , hệ số khuếch đại áp A_v , trở kháng ngõ vào Z_{in} , và ngõ ra Z_{out} .
Chương 4: Mạch khuếch đại hồi tiếp 4.1. Khái niệm cơ bản về hồi tiếp 4.2. Phân tích mạch khuếch đại hồi tiếp dùng BJT 4.3. Ứng dụng hồi tiếp trong mạch tự động điều chỉnh hệ số khuếch đại	▪ Tính toán và thiết kế được phân cực nguồn DC cho mạch. ▪ Vẽ được sơ đồ tương đương tín hiệu nhỏ tần số thấp cho toàn mạch. ▪ Tính toán được hệ số khuếch đại dòng A_i , áp A_v , trở kháng ngõ vào Z_{in} , và ngõ ra Z_{out} cho toàn mạch hồi tiếp.
Chương 5: Mạch khuếch đại thuật toán (Op-Amp) 5.1. Khái niệm cơ bản về Op-Amp.	▪ Tính được hệ số khuếch đại áp A_v , điện áp ngõ ra, của các mạch ứng dụng: khuếch đại đảo, khuếch đại

5.2. Các mạch KĐ cơ bản	không đảo, khuếch đại cộng, khuếch đại trừ. ▪ Sử dụng được Op-amp để thiết kế các mạch ứng dụng.
Chương 6. Mạch lọc tương tự 6.1. Khái niệm 6.2. Phân loại mạch lọc 6.2. Lý thuyết cơ sở về mạch lọc 6.3. Mạch lọc thông thấp 6.4. Mạch lọc thông cao 6.5. Mạch lọc thông dải 6.6. Mạch lọc chặn dải	▪ Tính toán, thiết kế được các mạch lọc bậc 1, 2,..., bậc cao. ▪ Tính hàm truyền ▪ Vẽ giản đồ BODE

Tài liệu tham khảo

1. Donald L. Schilling & Charles Belove, *Electronic Circuits: Discrete and Integrated*, McGraw-Hill, 1998.
2. Lê Tiến Thường, *Giáo trình Mạch điện tử 1, Mạch điện 2*. Nhà xuất bản ĐH Quốc gia Tp.HCM, 2003.
3. Floyd, Thomas L. *Electronic devices: conventional current version*. Prentice Hall, 2012
4. Lê Tiến Thường, *Bài tập điện tử tương tự*, Nhà xuất bản ĐH Quốc gia Tp.HCM, 2003.
5. Millman & Halkias, *Electronic Circuits and Devices*, Prentice Hall.

KHOA CÔNG NGHỆ ĐIỆN TỬ